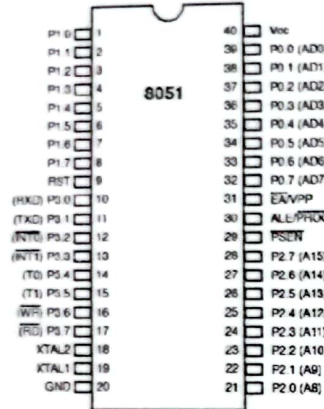


২.৮ ৪০৫১ মাইক্রোকন্ট্রোলারের পিন ও সিগন্যাল ডায়গ্রাম ব্যাখ্যা

(Explain the Pin and Signal of the 8051 Microcontroller)

(Explain the Pin and Signal of the 8051 Microcontroller) IC (চিত্রে দেখানো হয়েছে)। প্রত্যেক পিন ৪০৫১ মাইক্রোকন্ট্রোলার একটি ৪০ পিনের DIP (Dual-in-Line Package) IC (চিত্রে দেখানো হয়েছে)। প্রত্যেক পিন ৪০৫১ মাইক্রোকন্ট্রোলারের পিন ও সিগন্যাল ডায়গ্রাম নিচে অঙ্কন করা হলো। উল্লেখ্য, সিগন্যালের পূর্ণ বা সংক্ষিপ্ত নামসহ ৪০৫১ মাইক্রোকন্ট্রোলারের পিন ও সিগন্যাল ডায়গ্রাম নিচে অঙ্কন করা হলো। উল্লেখ্য, অনেক পিন যৈত কাজ করে (চিত্রে বিকল্প কাজ লঘু বহুদ্রনীতে দেখানো হয়েছে)।



চিত্র-২.১০ : ইন্টেল ৪০৫১ মাইক্রোকন্ট্রোলারের পিন ডায়গ্রাম

পিনের কাজ

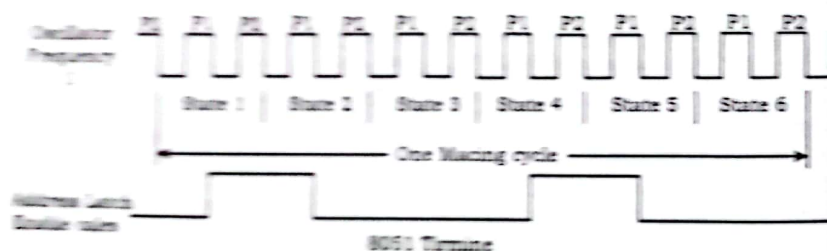
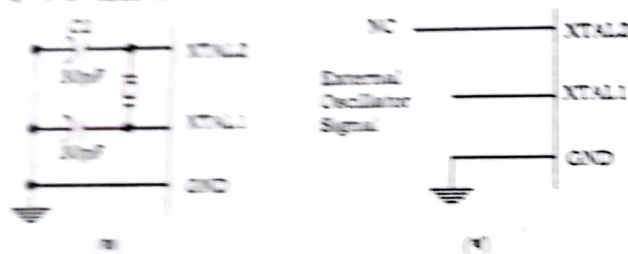
পিন নং	বিট/পিনের নাম	পিনের কাজ
1-8	P1.0-P1.7 (PORT1)	৪ বিটের ইনপুট বা আউটপুট পোর্ট। এর প্রত্যেক পিনকে স্বতন্ত্রভাবে ইনপুট বা আউটপুট হিসাবেও ব্যবহার করা যায়।
9	RST	এটা মাইক্রোকন্ট্রোলারের রিসেট পিন। এতে একটি পজিটিভ পালস মাইক্রোকন্ট্রোলারকে রিসেট করে। কোন ডিভাইসকে রিসেট করার জন্য অসিলেটর চালু অবস্থায় এই পিনকে দুই মেশিন সাইকেলের জন্য high করা হয়।
10-17	P3.0-P3.7 (PORT3)	এটি পোর্ট ১ এর মতো। এই পিনগুলোকে সর্বজনীন ইনপুট বা আউটপুট হিসেবে ব্যবহার করা যায়। পিনগুলো দ্বৈত কাজ করে। নিচে প্রত্যেক পিনের বিকল্প কাজ উল্লেখ করা হলো :
10-17 (PORT3) নং পিনের বিকল্প কাজ		
10	P3.0	RXD
11	P3.1	TXD
12	P3.2	INT0
13	P3.3	INT1
14	P3.4	T0
15	P3.5	T1

16	P3.6	WR	বাহ্যিক ডাটা মেমোরি লিখন সিগন্যাল (External data memory write signal)
17	P3.7	RD	বাহ্যিক ডাটা মেমোরি পঠন সিগন্যাল (External data memory read signal)
18	XTAL1		ইনভার্টিং অ্যাম্প্লিফায়ারের আউটপুট যা অসিলেটরের অংশ এবং অভ্যন্তরীণ ক্লক জেনারেটরের ইনপুট। বাহ্যিক ক্লক এটির সাথে সংযোগ করতে হয়।
19	XTAL2		ইনভার্টিং অ্যাম্প্লিফায়ারের আউটপুট যা অসিলেটরের অংশ। বাহ্যিক ক্লকের ক্ষেত্রে একে প্রাইভারের সাথে সংযোগ করতে হয়।
20	GND		সার্কিট প্রাইভার।

পিন নং	বিট/পিনের নাম	পিনের কাজ
21-28	P2.0-P2.7 (PORT2)	এটাও একটি ৪ বিটের ইনপুট বা আউটপুট পোর্ট। এর পিনগুলো স্বতন্ত্রভাবে ইনপুট/আউটপুট হিসেবে ব্যবহার করা যায়। High order address (A8-A15) এতে ডাটার সাথে multiplexed অবস্থায় থাকে। বাহ্যিক মেমোরি ব্যবহারের সময় এটা তাই high order address bus হিসেবে ব্যবহৃত হয়।
29	PSEN	Program Store Enable (PSEN) output : এটি একটি আউটপুট কন্ট্রোল সিগন্যাল। এটা বাহ্যিক প্রোগ্রাম মেমোরি (ROM) পঠনের সময় প্রতি ৬ অসিলেটর ক্লকসাইকেলে সচল হয়, অর্থাৎ LOW। অভ্যন্তরীণ প্রোগ্রাম সম্পাদনের সময় এটা অকার্যকর অর্থাৎ High থাকে।
30	ALE/PROG	Address latch enable (ALE) output : এটি বাহ্যিক মেমোরি access করার সময় low order address কে latch করার জন্য ব্যবহৃত হয়। এটা অসিলেটর ক্লকসাইকেলের ১/৬ হারে পর্যায়ক্রমিকভাবে সচল হয়। একাধিক মেমোরি ব্যবহার করলে এই পিন তাদেরকে পার্থক্য করার জন্য ব্যবহৃত হয়। তাছাড়া EEPROM কে প্রোগ্রামিং করার সময় এই পিন প্রোগ্রাম পালস ইনপুট করে।
31	EA/Vpp	External access (EA) : যদি অভ্যন্তরীণ ও বাহ্যিক উভয় মেমোরি ব্যবহৃত হয় তবে এটা High হলে অভ্যন্তরীণ প্রোগ্রাম মেমোরি থেকে 0FFFh পর্যন্ত অ্যাড্রেসের নির্দেশনা সম্পাদিত হয় এবং এরপর বাহ্যিক মেমোরি হতে নির্দেশনা সম্পাদিত হয়। এটি Low হলে সব নির্দেশনাই বাহ্যিক মেমোরি হতে Fetch হয়ে নির্বাহ হবে। বাহ্যিক মেমোরি না থাকলে এটা Vcc এর সাথে High করে রাখা হয়।
32-39	P0.0-P0.7 (PORT0)	Port0, একটি প্রকৃত দ্বিমুখী ইনপুট/আউটপুট পোর্ট। এতে Low order address (A0-A7) এবং data bus multiplexed অবস্থায় থাকে। এর বিটগুলোকেও স্বতন্ত্রভাবে ইনপুট/আউটপুট হিসেবে ব্যবহার করা যায়।
40	Vcc	পাওয়ার সাপ্লাই পিন। এর অপারেশন ভোল্টেজ + ৫ ভোল্ট, কারেন্ট 125 মিলিঅ্যাম্পিয়ার এবং সর্বোচ্চ পাওয়ার খরচ 1 ওয়াট।

(The Clock and Reset Circuits of the 8051 Microcontroller)

The Clock Circuits

[illegible]

सिद्ध-२.२० : ७७६। मयिप्रलयमयिनाशस्त इत्यत्र गतिरिति

^(H) Crystal Oscillator ^(V) TTL Oscillator ^(C) Clock state

ক্রিয়ালব্ধি, ক্রিয়াকর্ম এবং ক্রিয়াকর্মী ইত্যাদির দ্বারা উৎপন্ন ক্রিয়াকর্মের একটি *primary action* উপস্থাপন করে (চিত্র ৭)। ক্রিয়াকর্মের (১) ক্রিয়াকর্মী/ক্রিয়াকর্মীর সমন্বিত শক্তি উৎস (২) দ্বারা একটি ক্রিয়াকর্মী/ক্রিয়াকর্মীর উপস্থাপন বা উৎস স্টেট প্রদর্শিত করে। (৩) ৪ প্রকারের ক্রিয়াকর্মী/ক্রিয়াকর্মীর একটি উৎস এবং প্রত্যেক স্টেট দুটি শক্তি থাকে। কোন স্তরে ক্রিয়াকর্মী/ক্রিয়াকর্মীর বা কোন স্তরে ক্রিয়াকর্মী/ক্রিয়াকর্মীর দ্বারা ক্রিয়াকর্মী/ক্রিয়াকর্মীর উপস্থাপন বা উৎস স্টেট প্রদর্শিত করে।

(The Reset Circuit)

অন্য দুই বেশির সার্কিটের জন্য RST (8051 মাইক্রোকন্ট্রোলার ৯ম পিন)-কে High করে এবং পরে Low কে
হয়। ৮০৫১ মাইক্রোকন্ট্রোলারকে রিসেট করা হয়। RST কে একটি সুইচের মাধ্যমে হাতে করে (Manually)
করা একটি R C Network ব্যবহার করে Power up এর মাধ্যমে সুইচের রিসেট করা হয়।

Power-On Reset : ଏହା ଏକ ସର୍କିଟ୍ କୁ ପୁନଃ ଆରମ୍ଭ କରିବା ପାଇଁ ବ୍ୟବହୃତ ହୁଏ ।

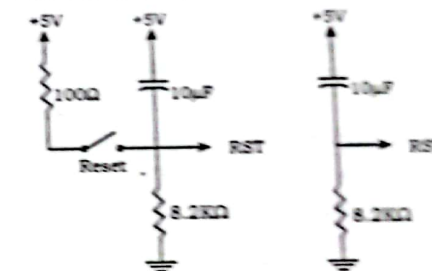
- প্রাথমিকভাবে ক্যাপাসিটর চার্জিং এ RST সিস্টাম High হয়।
- যখন ক্যাপাসিটর সম্পূর্ণ চার্জ হয় তখন এটি DC কে ব্লক করে।

Manual Reset : ଏକ ସାମାନ୍ୟତା ଏକଟି ମୁଳ ଟାପି ମୁଦ୍ରିତର ସହାୟତା 805। ମୁଦ୍ରିତର ମୁଦ୍ରିତର ସହାୟତା 805।

- ଅନୁପାତ ସାଂଖ୍ୟିକ ସମୟର ଗୁଣା ବା ଗୁଣା RST ସିମ୍ବଲ High ବା

विद्यार्थी नाम :

- প্রোগ্রাম কন্ট্রোল 0000H লোড হবে।
- Register Bank # 0 নির্ধারিত হয়।
- Stack Pointer 4 07H সূচিত (initialize) হয়।
- সব পোর্ট FFH এ (Load) হয়।
- কিন্তু RAM এ যুক্তি তথ্য কোন প্রকার পাঠ্য না।



Manual Reset Power on Reset
 चित्र-२.१२ : ८०५१ का रिसेट सर्किट

२.१० Atmel 89C2051 & Atmel 89C4051 चरित्रिका

(Compare Atmel 89C2051 and 89C4051 with 8051)

AT 89C2051 বা Atmel 89C2051 মাইক্রোকন্ট্রোলার : AT 89C2051 বা Atmel 89C2051 একটি নিম্ন ভোল্টেজ, উচ্চ কার্যকারিতা 8 বিটের সিমস মাইক্রোকন্ট্রোলার (CMOS Microcontroller)। যার অভ্যন্তরীণ ২ কিলোবাইটের প্রোগ্রামযোগ্য এবং মুদ্রণযোগ্য ব্রাণ্ড ফ্লিট অনলি মেমোরি (EPROM) থাকে। এই মাইক্রোকন্ট্রোলারটি ATMELE-এর উচ্চ ঘনত্বের অদৃশ্যী মেমোরি (Non-volatile memory) প্রযুক্তি ব্যবহার করে তৈরি এবং এটি এমবিএস-51 এর নির্দেশনা সেটের শিল্পমানের (Industry standard) সাথে তুলনীয়। AT 89C2051 বা Atmel 89C2051 একটি অত্যন্ত নমনীয় মাইক্রোকন্ট্রোলার এবং এটি অধিকাংশ একমাত্রের নিয়ন্ত্রিত সরঞ্জামের সাহায্য সমাধান দেয়।

নিম্নে এর সাধারণ বৈশিষ্ট্য দেওয়া হলো-

- (ক) এর সিরিয়াল UART (Universal Asynchronous Receive Transmit) প্রোগ্রামযোগ্য।
(খ) এর অপারেটিং ফ্রিকুয়েন্সি সম্পূর্ণ স্থিতিশীল এবং এর মান 0 Hz থেকে 20 MHz।
(গ) এতে 2 কিলোবাইটের পুনঃপ্রোগ্রামযোগ্য প্রোগ্রাম মেমোরি (Flash memory) রয়েছে।

- (ঘ) এতে 15টি প্রোগ্রামযোগ্য ইনপুট/আউটপুট লাইন আছে।
 (ঙ) এটি 8 বিটের মাইক্রোকন্ট্রোলার।
 (চ) এর অভ্যন্তরে একটি অ্যানালগ কম্পারেটর আছে।
 (ছ) এতে 6টি ইন্টারপুট উৎস আছে।
 (জ) এর অভ্যন্তরে অসিলেটর ও ক্লক সার্কিট আছে।
 (ঝ) এর অভ্যন্তরীণ ডাটা মেমরি (Internal RAM) 128 বাইট।
 (ঞ) এর সিরিয়াল পোর্ট সম্পূর্ণ ডুপ্লেক্স।
 (ট) এতে দুটি সফটওয়্যার নির্বাচিত পাওয়ার সেভিং মোড (Power saving mode) আছে। যথা-
 (১) এর প্রোগ্রাম মেমরি লক দুই ভর বিশিষ্ট।
 (২) এতে দুটি 16 বিটের টাইমার/কাউন্টার আছে।
 (দ) এর কার্যকরী ভোল্টেজ (Operating voltage) 2.7 Volt থেকে 5 Volt।
 (ণ) এর আউটপুট সরাসরি LED চালাতে পারে।
 (i) Low Power Idle
 (ii) Power Down mode।

AT89C4051 মাইক্রোকন্ট্রোলার : AT89C4051 নিম্নে ভোল্টেজ ও উচ্চ কার্যকারিতার 8 বিটের একটি সিমস মাইক্রোকন্ট্রোলার (CMOS Microcontroller), যার অভ্যন্তরে 8 কিলোবাইটের প্রোগ্রামযোগ্য এবং মুছনযোগ্য ফ্ল্যাশ রিড অনলি মেমরি (EPROM) রয়েছে। যহুদ্বী 8 বিটের সিপিইউ-এর সাথে ফ্ল্যাশ মেমোরির সমন্বয়ে মনোলিথিক চিপে তৈরি AT89C4051 একটি অত্যন্ত নমনীয় মাইক্রোকন্ট্রোলার এবং এটি অধিকাংশ এমবেডেড নিয়ন্ত্রিত সরঞ্জামের সাশ্রয়ী সমাধান দেয়। নিম্নে এর সাধারণ বৈশিষ্ট্য দেওয়া হলো-

- (ক) এটি এমবিএস 51 গণ্যের সঙ্গে সামঞ্জস্যপূর্ণ।
 (খ) এর প্রোগ্রাম মেমরি লক দুই ভর বিশিষ্ট।
 (গ) এর অভ্যন্তরীণ ডাটা মেমরি (Internal RAM) 128 বাইট।
 (ঘ) AT89C4051 একটি 8 বিটের মাইক্রোকন্ট্রোলার।
 (ঙ) এতে দুটি সফটওয়্যার নির্বাচিত পাওয়ার সেভিং মোড (Power saving mode) আছে। যথা-
 (i) Low Power Idle
 (ii) Power Down Mode।
 (চ) এর Brown-out detection বৈশিষ্ট্য আছে।
 (ছ) এর অভ্যন্তরে অসিলেটর ও ক্লক সার্কিট আছে।
 (জ) এর অপারেটিং ফ্রিকুয়েন্সি সম্পূর্ণ স্থিতিশীল এবং ইহার মান 0 Hz₀ থেকে 20 MHz₀।
 (ঝ) এতে 15টি প্রোগ্রামযোগ্য ইনপুট/আউটপুট লাইন আছে।
 (ঞ) এর কার্যকরী ভোল্টেজ (Operating voltage) 2.7 Volt থেকে 6 Volt।
 (ট) এর সিরিয়াল UART (Universal Asynchronous Receive Transmit) প্রোগ্রামযোগ্য।
 (১) এতে 6টি ইন্টারপুট উৎস আছে।
 (২) এর সিরিয়াল পোর্ট সম্পূর্ণ ডুপ্লেক্স।
 (দ) এতে দুটি 16 বিটের টাইমার/কাউন্টার আছে।
 (ণ) এতে 4 কিলোবাইটের প্রোগ্রামযোগ্য ফ্ল্যাশ মেমরি আছে।
 (ত) এর Power-on reset বৈশিষ্ট্য আছে।
 (থ) এর অভ্যন্তরে একটি অ্যানালগ কম্পারেটর আছে।
 (দ) এর আউটপুট সরাসরি LED চালাতে পারে।

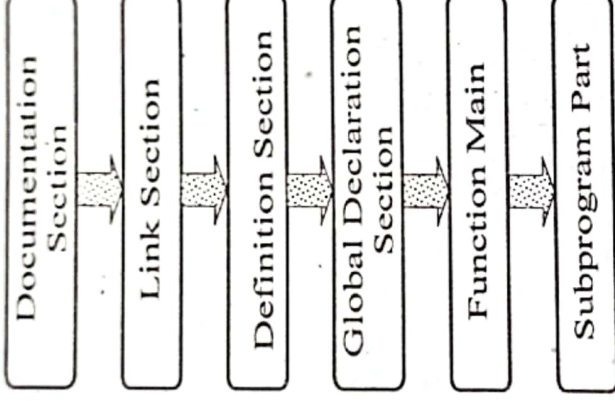
Intel 8051, Atmel 89C2051 ও Atmel 89C4051-এর মধ্যে তুলনা-

বিচার্য ক্ষেত্র	Intel 8051	AT89C4051	AT89C2051
ফ্ল্যাশ মেমোরির আকার	4 কিলোবাইট ইন সিস্টেম পুনঃপ্রোগ্রামযোগ্য ফ্ল্যাশ মেমরি।	4 কিলোবাইট পুনঃপ্রোগ্রামযোগ্য ফ্ল্যাশ মেমরি।	2 কিলোবাইট পুনঃপ্রোগ্রামযোগ্য ফ্ল্যাশ মেমরি।
মেমোরির লিখা/মুছা সহায়িত্ব	মেমরিতে 1000 বার লিখা /মুছা করা যায়।	মেমরিতে 10,000 লিখা /মুছা করা যায়।	মেমরিতে 10,000 বার লিখা/মুছা করা যায়।
ডাটা মেমোরির আকার	অভ্যন্তরীণ ডাটা মেমরি 128 × 8 বিট।	অভ্যন্তরীণ ডাটা মেমরি 128 × 8 বিট।	অভ্যন্তরীণ ডাটা মেমরি 128 × 8 বিট।
কার্যকরী ভোল্টেজ	5 ভোল্ট (সর্বোচ্চ 6.6 ভোল্ট)	2.7 থেকে 5 ভোল্ট	2.7 থেকে 6 ভোল্ট
প্রোগ্রামযোগ্য ইনপুট/আউটপুট লাইন	32	15	15
টাইমার/কাউন্টার	16 বিটের দুটি টাইমার/ কাউন্টার	16 বিটের টাইমার/কাউন্টার	16 বিটের দুটি টাইমার/ কাউন্টার
ইন্টারপুট উৎস	6টি	6টি	6টি
শক্তি সঞ্চয় রীতি	Low Power Idle ও Power Down	Low Power Idle ও Power Don	Low Power Idle ও Power Don
পিন	PDIP = 40 PLCC = 44	PQFP/TQFP = 44 PDIP = 40 PLCC = 44	PDIP/SOIC = 20
সরাসরি আউটপুট এলইডি পরিচালনা ক্ষমতা	নেই	আছে	আছে
চিফ অভ্যন্তরীণ অ্যানালগ কম্পারেটর	নেই	আছে	আছে

৩.০ ভূমিকা

(Introduction)

সি-প্রোগ্রামের মৌলিক গঠন বা Basic Structure of C Program বলতে সি ল্যাংগুয়েজ ব্যবহার করে একটি স্ট্যান্ডার্ড প্রোগ্রাম তৈরি করতে হলে একজন প্রোগ্রামারকে প্রোগ্রামটি কোন গাঠনিক নিয়ম মেনে তৈরি করতে হবে তাতে বুঝানো হয়েছে। নিম্নে সি-প্রোগ্রামের মৌলিক গঠন ব্লক ডায়াগ্রামের মাধ্যমে উপস্থাপন করা হলো যার চ্যুটি মৌলিক ধাপ রয়েছে।



চিত্র-৩.১ : সি-প্রোগ্রামের মৌলিক গঠন

Documentation Section : উপরের ব্লক ডায়াগ্রামে ডকুমেন্টেশন সেকশন বলতে যেকোনো প্রোগ্রামের শুরুতে অথবা এর বিভিন্ন অংশে প্রোগ্রামের উদ্দেশ্য, ডাটার বর্ণনা বা প্রোগ্রামের অংশ বিশেষের বর্ণনা comments (মন্তব্য) আকারে লেখা থাকে। সি-প্রোগ্রামে comments /* চিহ্ন দিয়ে লেখা শুরু হয় এবং */ চিহ্ন দিয়ে শেষ করতে হয়।

Link Section : Link Section এ প্রোগ্রামে ব্যবহৃত ফাংশনসমূহকে সি-প্রোগ্রামের হেডার ফাইলসমূহের সাথে সম্পৃক্ত করা হয়। এ কাজে সি-ল্যাংগুয়েজের প্রিপ্রোসেসর ডিরেকটিভস `#include <>` ব্যবহার করতে হয়, যার সিনটেক্স হচ্ছে `#include < Header_file_name >`

Definition Section : Definition Section-এ `#define` ডিরেকটিভস্‌ দ্বারা সিম্বলিক কনস্টেন্টকে সংজ্ঞায়িত করা হয়। যেমন : `#define PI 3.14` এখানে PI কনস্টেন্ট-এর মান 3.14 দ্বারা নির্ধারিত করা হয়েছে।

Global Declaration Section : Global Declaration Section-এ গ্লোবাল ভেরিয়েবলের মান ঘোষণা করা হয় যে ভেরিয়েবলগুলোকে Main Function সহ অন্যান্য সকল Sub_function হতে ব্যবহার করা যায়।

Function Main : Function Main-এ মূল প্রোগ্রামটি লেখা হয়। এর দুটি অংশ থাকে। যথা : Local Declaration Part ও Executable Part. লোকাল ডিক্লারেশন অংশে লোকাল ভেরিয়েবলের মান ঘোষণা করা হয় যে ভেরিয়েবলসমূহকে শুধুমাত্র ঐ ফাংশনই ব্যবহার করতে পারবে। আর executable বা নির্বাহ অংশে যে সমস্যা সমাধানের প্রোগ্রাম তৈরি হবে তার নির্দেশাবলি বা কোডিং লেখা হয়।

Subprogram Section : Subprogram Section Subprogram Part-এ Main Function-এর অধীনে একাধিক ইউজার ডিফাইন্ড ফাংশন বা প্রোগ্রামার কর্তৃক তৈরিকৃত ফাংশন থাকে, যে ফাংশনগুলোকে মেইন ফাংশন হতে প্রয়োজনে একাধিকবার ব্যবহার করা যায়।