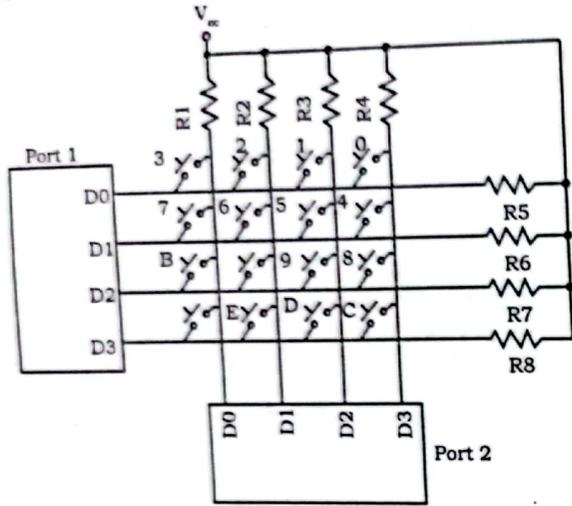


৬.৬ একটি কী চাপ শনাক্তকরণ ও চিহ্নিতকরণের ধাপ ব্যাখ্যা

(Explain the Steps to Detect and Identify the Key Pressed)

নিচের চিত্রে মাইক্রোকন্ট্রোলারের সাথে কী-বোর্ডের সংযোগ দেখানো হলো। এর কলামকে ইনপুট এবং সারিকে আউটপুট করা হয়েছে। কী-বোর্ড পঠনের সম্পূর্ণ প্রক্রিয়াকে scanning বলে।



চিত্র-৬.৫ : 8051 এর সাথে কী-বোর্ডের ইন্টারফেসিং

মাইক্রোকন্ট্রোলারের কাজ হলো কী-চাপ শনাক্ত ও চিহ্নিত করার জন্য নিচের ধাপগুলো অনুসরণ করা :

১. মাইক্রোকন্ট্রোলার কী-বোর্ডকে অনবরত স্ক্যান করে।
২. মাইক্রোকন্ট্রোলার সব সারিকে হাউন্ড করে আউটপুট latch কে 0 করে।
 - (ক) যদি কলাম থেকে ডাটার মান, $D3 - D0 = 11 - 11$ হয় তবে কোন কী-চাপ হয়নি এবং কী-চাপ না হওয়া পর্যন্ত এ প্রক্রিয়া চলতে থাকবে।
 - (খ) যদি কোন কলাম বিটের মান 0 হয় তাতে কোন কী-চাপ হয়েছে বুঝায়। ধরি $D3 - D0 = 1101$, তবে D1 কলামের কোন কী-চাপ হয়েছে।
 - (গ) একটি কী-চাপ শনাক্তকরণের পর মাইক্রোকন্ট্রোলার কী চিহ্নিতকরণের জন্য প্রক্রিয়া করে।
৩. মাইক্রোকন্ট্রোলার শুধুমাত্র D0 সারিতে 0 (Low) সরবরাহ দ্বারা সবার উপরের সারি থেকে হাউন্ড করা শুরু করে। এরপর মাইক্রোকন্ট্রোলার কলামসমূহকে পড়ে এবং যদি পঠিত ডাটার মান সব 1 হয় তবে এই সারিতে কোন কী-চাপ হয়নি। অতঃপর প্রক্রিয়া পরবর্তী সারিতে অগ্রসর হয়।
৪. মাইক্রোকন্ট্রোলার পরবর্তী সারিকে হাউন্ড করে এবং কলামকে পড়ে কোন জিরো থাকলে যাচাই করে। এ প্রক্রিয়া কোন সারি শনাক্ত না হওয়ার পর্যন্ত চলতে থাকে।
৫. এভাবে এক পর্যায়ে যে সারিতে কী-চাপ তা চিহ্নিত হয় এবং এই সারিতে যে কলামের বিট জিরো হয় তা বের করে সংশ্লিষ্ট কী শনাক্ত করা হয়।

উদাহরণস্বরূপ : সারির জন্য $D3 - D0 = 1110$ এবং কলামের জন্য $D3 - D0 = 1011$ হলে যে কী চাপ দেয়া হয়েছে তার সংশ্লিষ্ট সারি হলো D0 এবং কলাম D2। সুতরাং যে কী চাপ দেয়া হয়েছে তার নং 2।

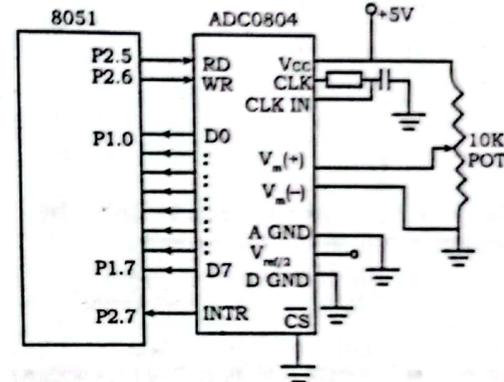
৬.৭ 8051-এর এডিসি / ডিএসি চিপস-এর ইন্টারফেসিং বর্ণনা

(Describe Interfacing ADC / DAC Chips to the 8051)

৬.৭.১ 8051-এর এডিসি চিপস-এর ইন্টারফেসিং বর্ণনা

(Describe Interfacing ADC Chips to the 8051)

ADC চিপস 0804 একটি একক চ্যানেল analogue to digital converter. অর্থাৎ এটি শুধুমাত্র একটি অ্যানালগ সিগন্যাল গ্রহণ করে। এর রেজোলুশন 8 বিট, ফলে এর step size 19.53 ভোল্ট (5 ভোল্ট/255)। অ্যানালগ থেকে ডিজিটালে রূপান্তরে প্রয়োজনীয় সময় নির্ভর করে ক্লক ফ্রিকুয়েন্সির উপর। ADC চিপস 0804-এর রূপান্তর সময় প্রায় 110 মাইক্রোসেকেন্ড। অভ্যন্তরীণ ক্লক ব্যবহারের জন্য সার্কিটে একটি ক্যাপাসিটর ও রেজিস্টার ব্যবহার করা হয়। একটি রেভলভিউ প্যাওয়ার সাপ্লাই ও একটি 10K পটেনশিওমিটার হতে ADC-তে ইনপুট দেয়া হয়। 8051 মাইক্রোকন্ট্রোলার ADC-তে কন্ট্রোল সিগন্যাল সরবরাহ করে। ADC এর \overline{CS} (Chip select) পিন সরাসরি হাউন্ড করা হয়। পিন P1.1, P1.0 ও P1.2 কে যথাক্রমে ADC এর WR, RD ও INTR সিগন্যালের সাথে যুক্ত করা হয়।



চিত্র-৬.৬ : ADC চিপস 0804-এর সাথে 8051 এর ইন্টারফেসিং সার্কিট

এখানে, P1 পোর্ট ADC থেকে 8 বিটের ডিজিটাল ইনপুট গ্রহণ করে। P2.5 ও P2.6 পিনদ্বয় ADC এর SOC (Start of Conversion) এবং EOC (End of Conversion)-এর জন্য ব্যবহার করা হয়। যখন রূপান্তর প্রক্রিয়া শেষ হয় তখন ADC মাইক্রোকন্ট্রোলার P2 পিনের মাধ্যমে একটি ইন্টারাস্ট সিগন্যাল প্রদান করে।

প্রোগ্রাম-১ : P1 পোর্টে অ্যানালগ ইনপুট দিয়ে P0 পোর্টে ডিজিটাল আউটপুট পাওয়ার জন্য 8051-এর আবেশনিক প্রোগ্রাম :

```

ORG 00H
MOV P1, #11111111B ; initiates P1 as the input port

MAIN :
SETB P2.5 ; makes RD high (P2 5)
CLR P2.6 ; makes WR low P2 6
SETB P2.6 ; low to high pulse to WR for starting conversion

WAIT :
JB P2.7, WAIT ; polls until INTR = 0
CLR P2.5 ; high to low pulse to RD for reading the data from ADC
MOV A, P1 ; moves the digital data to accumulator
CPL A ; complements the digital data
MOV P0, A ; outputs the data to P0
SJMP MAIN ; jumps back to the MAIN program
END
  
```